

全国大学生嵌入式芯片与系统设计 竞赛组织委员会文件

关于邀请参加 2023 年全国大学生嵌入式芯片 与系统设计竞赛——FPGA 创新设计竞赛 安路科技专场线上宣讲会的通知

各参赛院校师生：

为使各院校参赛师生深入了解本届 FPGA 竞赛各平台性能及选题要求，竞赛组委会拟协同各平台陆续组织系列赛前宣讲会，对竞赛整体情况及各平台参赛指南做讲解和答疑。现将安路科技专场宣讲会安排通知如下：

一、企业介绍

上海安路信息科技股份有限公司，创立于 2011 年 11 月，于 2021 年 11 月成功登陆上交所科创板。公司具备 FPGA 芯片硬件和 FPGA 编译软件自主研发能力，支持从硬件到软件的全流程、定制化服务。公司创始人及核心团队由来自海外高级技术管理人才及资深集成电路和软件行业人员组成，拥有一支技术精湛、追逐创新的研发团队，研发人员毕业于国内外著名高校。

主营业务包括现场可编程逻辑器件芯片（FPGA）及配套开发软件工具的研发与销售。公司出品的 SALPHOENIX®高性能产品系列、SALEAGLE®高效率产品系列、SALELF®低功耗产品系列以及 SALSWIFT®低功耗系列 FPSoC®，以精良的品质成功应用于工业控制、消费电子、数据中心、网络通信等领域。

二、会议安排

会议时间：2023 年 9 月 19 日 19:30–20:30

会议形式：哔哩哔哩直播

房间号：30858468

会议地址：<http://live.bilibili.com/30858468>

三、宣讲嘉宾

许怡楠 安路科技系统方案工程师

硕士研究生，毕业于电子科技大学。安路大学计划技术支持，旨在从行业角度帮助同学们加深对 FPGA 的了解，从校园走向就业。

朱燕翔 VeriMake 联合创始人

硕士研究生，毕业于东南大学国家专用集成电路工程技术研究中心，从事异构计算研究多年。VeriMake 团队在 FPGA 加速领域的研究成果发表在 FPGA/FPL/FCCM/TVLSI 等会议和期刊，另有多项 FPGA 信号采集/控制/深度学习图像处理项目在研。

四、会议议程

1.安路科技公司及 FPGA 解决方案介绍

- 2.安路科技平台参赛指南解读
- 3.安路科技技术支持指导及福利政策
- 4.答疑互动

请拟参赛院校相关老师、学生准时参加。

此外，组委会关于竞赛介绍部分宣讲已上传至大赛官方网站培训视频（<http://www.fpgachina.cn/video>），参赛队伍可直接观看。

特此通知。

全国大学生嵌入式芯片与系统设计竞赛



2023年9月13日